

"

"

-

**1.**

数字逻辑与设计课程门户

首页 活动 统计 资料 通知 作业 考试 分组任务(PBL) 讨论 管理 体验新版

21h+4Z5 21h+3S 21h+2 21h+1 20h+1

第1章 第一章 数制和编码

1.1 概述 2 ✓ 100%

1.2 数制 2 ✓ 100%

1.3 常符号数的代码表示 2 ✓ 100%

1.4 数的定点表示与浮点表示 2 ✓ 100%

1.5 数码和字符的代码表示 1 ✓ 100%

第2章 第二章 逻辑代数及逻辑函数的化简

2.1 逻辑代数的基本原理 3 ✓ 100%

2.2 逻辑函数的化简 7 ✓ 100%

第3章 第三章 集成门电路与触发器

3.1 集成逻辑电路的分类 1 ✓ 100%

3.2 正负逻辑的概念 1 ✓ 100%

3.3 TTL门电路 2 ✓ 100%

3.4 触发器 6 ✓ 100%

还没有话题哦，快去发表一个吧！

电子技术基础（数字部分） 康华光 高等教育出版社  
数字电路逻辑设计 王毓银 高等教育出版社

任务点

数字逻辑设计

Welcome!

你准备好了吗？

1. 工具: 资料、笔记本、笔
2. 姿势: 端坐桌前，不要躺着啊
3. 态度: 精神饱满，态度端正

第4章 第四章 组合逻辑电路

组合逻辑电路分析基础 2

译码器 3

数据选择器 2

编码器 2

数字比较器 1

第5章 第五章 时序逻辑电路

数字逻辑设计单元 1

奇偶检测电路 1

组合逻辑电路的竞争和险象 2

2.

QQ

您正在观看C月的屏幕 31:45 演讲者视图 聊天

正在讲话: C月

数字电路与数字逻辑 第一章 数制和编码

### 三人表决器

21计3s-38辛悦 2  
21计4zs黄豆豆25 2  
21计4ZS蔡源源2021141428 2  
21计3s07丁佳骏 2  
21计3S25方想媛 2  
21计4zs蔡晋45 2  
21计4zs刘成斌2021141442 2

21级数字逻辑与设计学习群

聊天 公告 相册 文件 应用 设置

群通知  
暂时没有新通知

群成员 82/169

搜索群成员

- 21计1-01-王睿
- 21计1-02-王尹
- 21计1-05-顾容杰
- 21计1-09-邓维燕
- 21计1-13-徐志远
- 21计1-25-陈威宇
- 21计1-26-陈健
- 21计1-35-徐思懿
- 21计1-36-丁雨欣
- 21计1蔡明洋
- 21计1蔡旭阳
- 21计1陈格轩
- 21计1戴琳

21计4ZS-23-朱晨宇(1204583359) 2022/9/6 17:12:28

21计4ZC-20-俞高杰(2275106134) 2022/9/6 17:12:21

关闭(C) 发送(S)

3.

效

QQ

作业一 三进制编辑

一. 答题数 (共4题, 100.0分)

1

- 1. 将下列二进制数转换为八进制和十六进制数。  
•  $(10111.110)_2$        $(1001010.101)_2$

2

- 2. 将下列十进制数转换为二进制、八进制和十六进制。  
•  $(17)_{10}$ ;  $(0.5918)_{10}$ ;  $(125)_{10}$ ;  
 $(234.125)_{10}$

3

- 3. 写出下列数的原码、补码、反码。  
•  $(1001)$ ;  $(-1001)$ ;  $(110.1)$ ;  $(-110.1)$   
•  $(1000)$ ;  $(-1000)$ ;  $(+0000)$ ;  $(-0000)$

3



21 1

PPT

QQ